

概述

TCS8563 是一款低功耗CMOS实时时钟/日历芯片，它提供一个可编程的时钟输出，一个中断输出和一个掉电检测器，所有的地址和数据都通过I2C总线接口串行传递。最大总线速度为370Kbits/s，每次读写数据后，内嵌的字地址寄存器会自动递增。

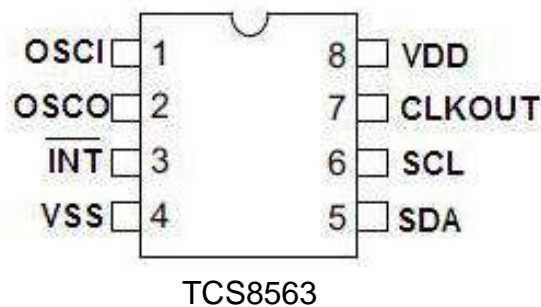
特性

- 可计时基于 32.768kHz 晶体的秒，分，小时，星期，天，月和年
- 带有世纪标志
- 宽工作电压范围：1.5~5.5V
- 低休眠电流：典型值为 0.6 μ A ($V_{DD}=3.0V$, $T_A=25^{\circ}C$)
- I²C 总线从地址：1010001
- 可编程时钟输出频率为：32.768kHz, 1024Hz, 32Hz, 1Hz
- 报警和定时器
- 掉电检测器
- 内部集成振荡电容
- 封装形式：SOP8、MSOP8
- 漏极开路中断引脚

应用

- 便携仪器
- 移动电话
- 传真机
- 复费率电能表、IC 卡水表
- 门禁、考勤机
- 时钟日历

引脚逻辑图



订购信息

型号	温度范围	封装形式
TCS8563-SH	-40 ~ +80	SOP8
TCS8563-MH	-40 ~ +80	MSOP8